



Fakulta informačních technologií, České vysoké učení technické v Praze  
Oddělení pro vědu a výzkum, telefon +420 22435 9813, +420 22435 9833  
Thákurova 9, 160 00 Praha 6 – Dejvice, Česká republika, IČO 68407700

## Oznámení o konání obhajoby disertační práce

Jméno a příjmení	<b>Ing. Jiří Halák</b>
Název disertační práce	Extendable and Scalable FPGA-based High-speed Packet Processing
Studijní program	P1801 Informatika
Školitel	doc. Ing. Hana Kubátová, CSc.
Školitel-specialista	Dr. Ing. Sven Ubik
Oponenti	prof. Ing. Zdeněk Plíva, Ph.D. Ing. Katarína Jelemenská, Ph.D. Francesco Leporati, associate professor
Datum a čas	4. července 2013, 12.00 hod
Místo	zasedací místnost č. 90c, 3. patro, CESNET. Žitkova 4, 160 00 Praha 6

S předloženou disertační prací je možné se seznámit na děkanátu Fakulty informačních technologií ČVUT v Praze, Odd. pro vědu a výzkum, 3. poschodí, místnost č. 308, Nová budova ČVUT, Thákurova 9, 160 00 Praha 6 – Dejvice.

Za správnost: Ing. Malá