



Oznámení o konání obhajoby dizertační práce

Doktorand:	Ing. Jaroslav Borecký
Název dizertační práce:	Dependable Systems Design Methods for FPGAs
Doktorský studijní program:	P1801 Informatika
Školitel:	doc. Ing. Hana Kubátová, CSc., FIT ČVUT v Praze
Složení komise:	prof. Ing. Pavel Tvrđík, CSc., FIT ČVUT v Praze (předseda) prof. Ing. Róbert Lórencz, CSc., FIT ČVUT v Praze (místopředseda) doc. Ing. Petr Fišer, Ph.D., FIT ČVUT v Praze doc. Ing. Josef Dobeš, CSc., FEL ČVUT v Praze prof. Ing. Ondřej Novák, CSc., TUL, Liberec doc. Ing. Stanislav Racek, CSc., ZČU, Plzeň doc. RNDr. Elena Gramatová, Ph.D., STU, Bratislava Prof. Smail Niar, Ph.D., University of Valenciennes, France (oponent) Prof. Dr. Andreas Steininger, Vienna University of Technology, Austria (oponent) doc. Ing. Vlastimil Vavřička, CSc., ZČU, Plzeň (oponent)
Datum a čas:	21. 1. 2016 ve 14:30 hod.
Místo:	Fakulta informačních technologií, místnost č. A-1435, 14. patro, Thákurova 7, 160 00 Praha 6

Dizertační práce je k dispozici k veřejnému nahlédnutí na Oddělení pro vědu a výzkum na děkanátu Fakulty informačních technologií ČVUT v Praze, Thákurova 9, 160 00 Praha 6, 3. poschodí, místnost č. 308.

V Praze, dne 4. 12. 2015

doc. RNDr. Ing. Marcel Jiřina, Ph.D.
proděkan pro vědu a výzkum FIT

Za správnost: Mgr. Lenka Fryčová

Tel: 224 359 813, e-mail: lenka.frycova@fit.cvut.cz