



Oznámení o konání obhajoby dizertační práce

Doktorand:	Ing. Pavel Benáček
Název dizertační práce:	Generation of High-Speed Network Device from High-Level Description
Doktorský studijní program:	P1801 Informatika
Školitelka:	doc. Ing. Hana Kubátová, CSc., FIT ČVUT v Praze
Školitel-specialista:	Ing. Viktor Puš Ph.D., CESNET
Složení komise:	prof. Ing. Pavel Tvrdlík, CSc., FIT ČVUT v Praze (předseda) prof. Ing. Róbert Lórencz, CSc., FIT ČVUT v Praze (místopředseda) doc. Ing. Jan Schmidt, Ph.D., FIT ČVUT v Praze doc. Ing. Jan Janeček, CSc., FIT ČVUT v Praze doc. Ing. Ondřej Ryšavý, Ph.D., FIT VUT v Brně prof. Ing. Jiří Šafařík, CSc., FAV ZČU v Plzni doc. Dipl.-Ing. Dr. techn. Stefan Ratschan, FIT ČVUT v Praze Prof. Giuseppe Bianchi, Università di Roma "Tor Vergata", Italy (oponent) Ing. Katarína Jelemenská, PhD., FIIT STU, Bratislava (oponentka) Assoc. prof. Dr. Alistair McEwan, University of Leicester, UK (oponent)
Datum a čas:	22. 3. 2017 ve 14:00 hod.
Místo:	Fakulta informačních technologií, místnost č. A-1452, 14. patro, Thákurova 7, 160 00 Praha 6

Dizertační práce je k dispozici k veřejnému nahlédnutí na Oddělení pro vědu a výzkum na děkanátu Fakulty informačních technologií ČVUT v Praze, Thákurova 9, 160 00 Praha 6, 3. poschodí, místnost č. 308.

V Praze, dne 21. 2. 2017

doc. RNDr. Ing. Marcel Jiřina, Ph.D.
proděkan pro vědu a výzkum FIT

Za správnost: Mgr. Lenka Fryčová

Tel: 224 359 813, e-mail: lenka.frycova@fit.cvut.cz