

V Praze dne 9. 11. 2021

## Oznámení o konání obhajoby dizertační práce

Doktorand:	<b>Ing. Matěj Bartík</b>
Název dizertační práce:	<b>Low-Latency Optimizations and Architectures for Compression Algorithms implemented in (Programmable) Hardware</b>
Doktorský studijní program:	P1801 Informatika
Školitel:	Dr. Ing. Sven Ubik, CESNET, Praha
Školitel specialista:	Ing. Pavel Kubalík, Ph.D., FIT ČVUT v Praze
Složení komise:	prof. Ing. Pavel Tvrdík, CSc., FIT ČVUT v Praze (předseda) prof. Ing. Jan Holub, Ph.D., FIT ČVUT v Praze (místopředseda) doc. Ing. Jiří Jakovenko, Ph.D., FEL ČVUT v Praze doc. Ing. Vlastimil Vavříčka, CSc., FAV ZČU v Plzni prof. Ing. Miroslav Vozňák, Ph.D., FEI VŠB-TUO, Ostrava doc. Ing. Jan Kořenek, Ph.D. (oponent), UPSY FIT VUT, Brno doc. Ing. Jaroslav Zdrálek, Ph.D. (oponent), FEI VŠB-TUO, Ostrava Dr. Dirk Koch (oponent), School of Computer Science, University of Manchester, UK
Datum a čas:	<b>2. 12. 2021 v 10:00 hod.</b>
Místo:	<b>Fakulta informačních technologií, místnost č. A-1455, 14. patro, Thákurova 7, 160 00 Praha 6</b>

Dizertační práce je k dispozici k veřejnému nahlédnutí na Oddělení pro vědu a výzkum na děkanátu Fakulty informačních technologií ČVUT v Praze, Thákurova 9, 160 00 Praha 6, 3. poschodí, místnost č. 308.

doc. Ing. Štěpán Starosta, Ph.D.  
proděkan pro vědu a výzkum

Za správnost: Mgr. Lenka Fryčová, Tel. 224 359 813, e-mail: [lenka.frycova@fit.cvut.cz](mailto:lenka.frycova@fit.cvut.cz)