

V Praze dne 31. 1. 2023

Oznámení o konání obhajoby dizertační práce

Doktorand: Ing. Robert Hülle

Název dizertační práce: Automatic Test Pattern Generation of Zero-Aliasing Test for General Output Response Compactor

Doktorský studijní program: P1801 Informatika

Školitel: doc. Ing. Petr Fišer, Ph.D., FIT ČVUT v Praze

Školitel specialista: doc. Ing. Jan Schmidt, Ph.D., FIT ČVUT v Praze

Složení komise:

prof. Ing. Pavel Tvrdík, CSc., FIT ČVUT v Praze (předseda)
prof. RNDr. Pavel Surynek, Ph.D., FIT ČVUT v Praze (místopředseda)
Prof. Dipl.-Ing. Dr. techn. Andreas Steininger, ICE TU Wien
prof. Ing. Ondřej Novák, CSc., FM TUL, Liberec
doc. Ing. Richard Růžička, Ph.D., MBA, FIT VUT v Brně
Assoc. Prof. Paolo Bernardi, PhD. (oponent), Politecnico di Torino
Dr. Stephan Eggersgluess (oponent), Mentor Graphics Siemens, Hamburg
Prof. Liviu-Cristian Miclea, PhD. (oponent), Faculty of Automation and Computer Science, Technical University of Cluj-Napoca, Romania

Datum a čas: **22. 2. 2023 ve 12:00 hod.**

Místo: **Fakulta informačních technologií, místnost č. A-1455, 14. patro, Thákurova 7, 160 00 Praha 6/MS Teams**

Dizertační práce je k dispozici k veřejnému nahlédnutí na Oddělení pro vědu a výzkum na děkanátu Fakulty informačních technologií ČVUT v Praze, Thákurova 9, 160 00 Praha 6, 3. poschodí, místnost č. 342a.

doc. Ing. Štěpán Starosta, Ph.D.
proděkan pro vědu a výzkum

Za správnost: Mgr. Lenka Fryčová, Tel. 224 359 813, e-mail: lenka.frycova@fit.cvut.cz