

# Stručná charakteristika uchazeče ke jmenovacímu řízení na ČVUT v Praze

Uchazeč: doc. Ing. Hana Kubátová, CSc.

## A) V oblasti pedagogické

- 1) Počet doktorandů, pro které byl uchazeč ustanoven školitelem resp. školitelem specialistou a kteří úspěšně obhájili disertační práci: **12**
- 2) Počet obhájených diplomových/bakalářských prací, které uchazeč vedl: **2/1**
- 3) Tři nejvýznamnější počiny uchazeče v oblasti výuky:
  1. Garantování oborů *Počítačové inženýrství* v bakalářském studiu a *Návrh a programování vestavných systémů* v magisterském studiu včetně práce na jejich akreditaci a reakreditaci
  2. Zavedení a výuka předmětu *Struktura a architektura počítačů*, podpořená výukovými materiály a skriptem, kterému vyšlo již druhé vydání a které používají i na jiných školách.
  3. Využití programovatelných-rekonfigurovatelných obvodů (FPGA) podporovaných profesionálními návrhovými prostředky ve výuce povinných masových předmětů a díky tomu motivace a výchova studentů pro návrhářské firmy nejen v ČR.
- 4) Hodnocení uchazeče ve studentské anketě v posledních 4 semestrech:
  - LS 2018/2019 – 2.54,
  - ZS 2018/2019 – 1.333,
  - LS 2017/2018 – 1.689,
  - ZS 2017/2018 – 1.174

## B) V oblasti tvůrčí

- 1) Tři významné původní výsledky tvůrčí činnosti nebo arch. či uměl. realizace:
  - **Nové metody zvyšování spolehlivosti zejména pro FPGA, viz publikace a disertace J. Boreckého**
  - **Nové způsoby a modely, na jejichž základě lze úroveň spolehlivosti ohodnotit, viz publikace a disertace M. Kohlíka a M. Daňhela**
  - **Vzájemný vztah mezi odolností systému proti poruchám a útokům, viz publikace a disertace V. Miškovského.**
- 2) H index s vyloučením autocitací: **4 (WOS)**
- 3) Počet citací WOS/ Scopus/ohlasů arch. díla, vždy s vyloučením autocitací: **115/251**
- 4) Mobilita (pobyty na zahraničním pracovišti – místo, délka a výsledek pobytu):
  - **Pouze krátkodobé pobyty.**
- 5) Dva nejvýznamnější grantové projekty, kde byl uchazeč v pozici řešitel či spoluřešitel (navrhovatel či spolunavrhovatel):

- spoluřešitelka: SoC Circuits Reliability and Availability Improvement (GA 102/09/1668, 2009 – 2011)
  - ČR-SR projekt Verifikace a spolehlivost návrhu číslicových systémů (7AMB14SK177, 2014-15)
- 6) Příklad(y) uplatnění výsledků uchazeče v praxi:
- Práce na úspěšně ukončených projektech smluvního výzkumu:
    1. Spolehlivostní analýza KOA1M (AŽD Praha, s.r.o. 2015)
    2. Ladicí a implementační práce (systém NEMEA) (CESNET 2017, 2018, 2016)
    3. Spolupráce na vývoji v rámci SAGElab a HWlab (CESNET 2015)
    4. Implementační, ladicí a testovací práce rozšiřující systém 4K Gateway (CESNET 2014)
- 7) Nejvýznamnější uznání komunitou (vč. ocenění v arch. či uměl soutěži):
- **Oceněné vedené disertační práce: finalista Ceny Siemens (Daňhel), finalista soutěže o cenu Antonína Svobody (Ing. Pavel Benáček, PhD.)**
  - **Zvaná přednáška (keynote) na konferenci MECO 2019 (<http://meconet.me/MECONet-Library>)**
  - **Program chair konference EUROMICRO DSD (2017 a 2007) a general chair konferencí EUROMICRO DSD-SEAA 2018**
  - **Volený člen steering committee DSD**
  - **Senior member IEEE**
- 8) Nejvýznamnější počín služby komunitě:
- **Členství v hodnotícím panelu GAČRu P103 Kybernetika a zpracování informace (2013 – 2017)**
  - **Každoroční organizace mezinárodního Ph.D. workshopu PESW s účastí uznávaných zahraničních odborníků.**

V Praze dne 4. září 2020

Hodnotící komise:

Předseda:



prof. Ing. Jan Holub, Ph.D.  
 ČVUT v Praze, Fakulta informačních technologií

Členové:

Prof. prof. Ing. Jiří Žára, CSc.

FEL ČVUT v Praze

prof. Ing. Miroslav Vozňák, Ph.D.

FEI VŠB-TUO

prof. Ing. Tomáš Hruška, CSc.

FIT VUT Brno

prof. Ing. Pavel Čičák, PhD.

UPAI FIIT STU v Bratislavě